Министерство науки и высшего образования Российской Федерации

Федеральное государственное автономное

образовательное учреждение высшего образования

«Южно-Уральский государственный университет

(национальный исследовательский университет)»

Высшая школы электроники и компьютерных наук

Кафедра системного программирования

ОТЧЕТ  
о лабораторной работе №10  
по дисциплине «Технологии параллельного программирования»

Выполнил:   
студент группы КЭ-220   
\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_/Голенищев А. Б.   
\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ 2024 г.   
   
Отчет принял:   
\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_/Жулев А. Э.  
\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ 2024 г.

Настроили CUDA для сложения векторов, листнинг 1. Показан алгоритм из лекций, рисунок 1. Представлен основной код программы, листнинг 2. Проверили работоспособность программы, рисунок 2.

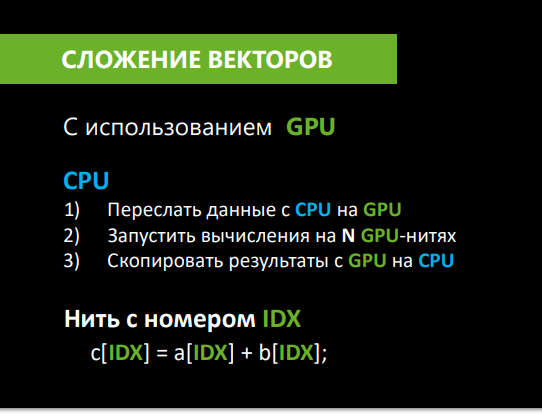
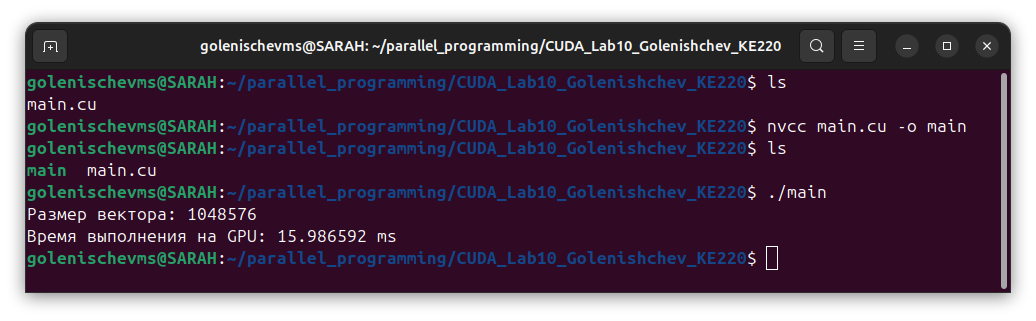


Рисунок 1. Алгоритм сложения векторов из лекции про технологии CUDA

Рисунок 2. Результат выполнения программысложения векторов на ГП

Листнинг 1. Код первой параллельной программы

#include <stdio.h>

#include <cuda\_runtime.h>

// CUDA kernel для сложения векторов

\_\_global\_\_ void vectorAddGPU(const float \*a, const float \*b, float \*c, size\_t N) {

int idx = blockIdx.x \* blockDim.x + threadIdx.x;

if (idx < N) {

c[idx] = a[idx] + b[idx];

}

}

Программа выполняет сложение двух векторов на GPU с использованием CUDA. На хосте (CPU) создаются два входных вектора, которые инициализируются значениями, затем они копируются на устройство (GPU). Для сложения векторов используется CUDA-ядро, которое выполняется параллельно на множестве нитей, где каждая нить складывает соответствующие элементы из двух векторов и записывает результат в выходной вектор. Сетку и блоки нитей на GPU настраивают таким образом, чтобы каждый элемент вектора обрабатывался одной нитью. После выполнения вычислений результаты копируются обратно на хост, и измеряется время работы на GPU с использованием CUDA событий.

Листнинг 2. Основной код программы

int main() {

size\_t N = 1 << 20; // Размер вектора (например, 1 миллион элементов)

size\_t bytes = N \* sizeof(float);

// Выделение памяти на хосте

float \*h\_a = (float \*)malloc(bytes);

float \*h\_b = (float \*)malloc(bytes);

float \*h\_c = (float \*)malloc(bytes);

// Инициализация данных

for (size\_t i = 0; i < N; ++i) {

h\_a[i] = 1.0f; // Первый вектор

h\_b[i] = 2.0f; // Второй вектор

}

// Выделение памяти на устройстве

float \*d\_a, \*d\_b, \*d\_c;

cudaMalloc(&d\_a, bytes);

cudaMalloc(&d\_b, bytes);

cudaMalloc(&d\_c, bytes);

// Копирование данных с хоста на устройство

cudaMemcpy(d\_a, h\_a, bytes, cudaMemcpyHostToDevice);

cudaMemcpy(d\_b, h\_b, bytes, cudaMemcpyHostToDevice);

// Настройка сетки и блоков

int threads = 256; // Количество нитей в блоке

int blocks = (N + threads - 1) / threads; // Количество блоков

// Измерение времени выполнения на GPU

cudaEvent\_t start, stop;

cudaEventCreate(&start);

cudaEventCreate(&stop);

cudaEventRecord(start);

vectorAddGPU<<<blocks, threads>>>(d\_a, d\_b, d\_c, N);

cudaEventRecord(stop);

// Ожидание завершения всех вычислений на GPU

cudaDeviceSynchronize();

// Копирование результата обратно на хост

cudaMemcpy(h\_c, d\_c, bytes, cudaMemcpyDeviceToHost);

cudaEventSynchronize(stop);

float milliseconds = 0;

cudaEventElapsedTime(&milliseconds, start, stop);

printf("Размер вектора: %zu\n", N);

printf("Время выполнения на GPU: %f ms\n", milliseconds);

// Освобождение памяти

free(h\_a);

free(h\_b);

free(h\_c);

cudaFree(d\_a);

cudaFree(d\_b);

cudaFree(d\_c);

return 0;

}

***Выводы:***

Изучили ключевые аспекты работы с параллельными вычислениями на GPU с использованием CUDA, включая основы организации вычислений в сетках и блоках нитей. Мы изучили, как эффективно переносить данные между CPU и GPU с помощью функций cudaMemcpy, а также как распределить задачи на множество потоков для ускорения вычислений. Программа показала, как можно использовать CUDA ядра для параллельного сложения двух векторов, что позволяет значительно ускорить вычисления по сравнению с последовательным подходом на CPU. Кроме того, была продемонстрирована настройка сетки блоков и нитей, а также использование CUDA-событий для точного измерения времени выполнения. В результате работы была получена практическая информация о том, как эффективно использовать возможности GPU для выполнения массивных параллельных вычислений.